

CFG2601

高性能半桥栅极驱动器

1 概述

CFG2601是一款性能优异的半桥栅极驱动器，借助稳健可靠的电平转换技术，同时具备高开关速度和低功耗特性。该器件内置VDD/HB欠压锁定和输入直通防止功能，为系统设计提供良好的灵活性和可靠性。

- 悬浮电压高达600V
- 峰值输出电流0.3A/0.6A
- 电源电压范围10-20V
- 输出与输入同相
- 带输入互锁和死区时间
- 优异的传输延迟匹配

2 应用

电机驱动器

推挽式转换器

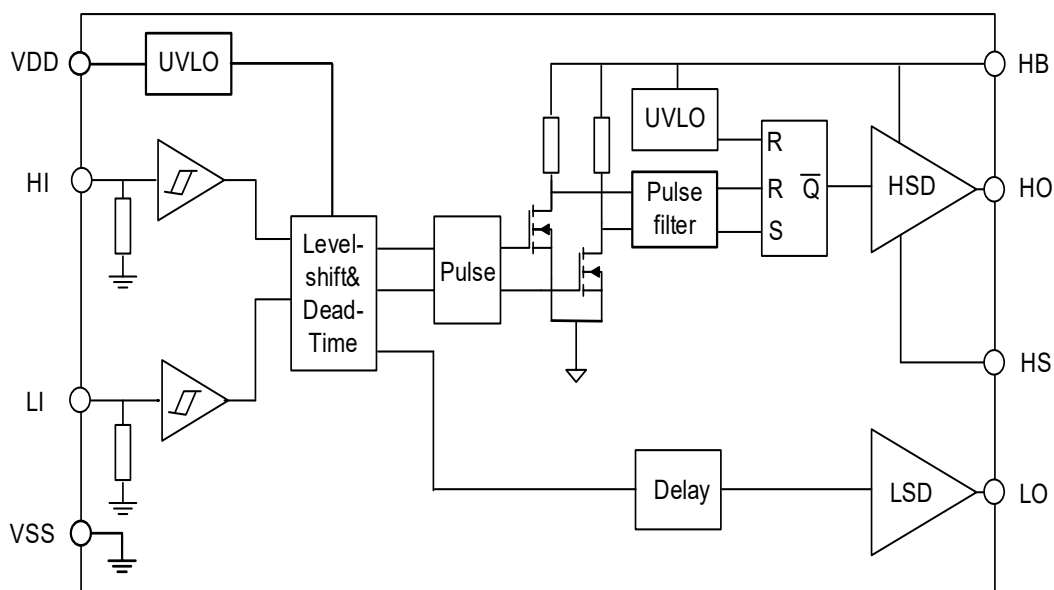
DC-AC逆变器

4 封装信息

器件名称	封装形式	尺寸
CFG2601S	SOIC8	4.9 mm × 3.9 mm

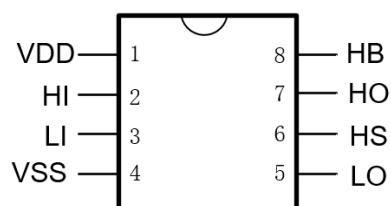
3 产品特点

内部框图



5 引脚配置与功能

引脚定义(俯视图)



引脚功能

管脚号	管脚名称	管脚描述
1	VDD	低侧和逻辑固定供电
2	HI	高侧输入
3	LI	低侧输入
4	VSS	接地
5	LO	低侧输出
6	HS	高侧浮动偏移电压
7	HO	高侧输出
8	HB	高侧浮动绝对电压

6 电气参数

6.1 绝对最大值

参数	符号	最小值	最大值	单位
高侧浮动绝对电压	HB	--	625	V
高侧浮动偏移电压	HS	HB - 25	HB + 0.3	V
高侧输出电压	HO	HS - 0.3	HB + 0.3	V
低侧供电电压	VDD	-0.3	25	V
低侧输出电压	LO	-0.3	VDD + 0.3	V
逻辑输入电压 (HI, LI)	IN	-0.3	VDD + 0.3	V
偏移电压摆率范围	dHS/dt	--	50	V/ns
结温范围	T _j	-40	150	°C
储存温度范围	T _{stg}	-55	150	°C

注 1: 电压超过绝对最大额定值, 可能会损坏芯片。芯片长久地工作在推荐的工作条件之上, 可能会影响其可靠性。不建议芯片在推荐的工作条件之上长期工作。

6.2 ESD 等级

		典型值	单位
V(ESD)静电放电	HBM	±3000	V
	CDM	±2000	

6.3 封装热阻

封装形式	R _{θJA}	单位
SOIC8	117.6	°C/W
MSOP10	165.3	°C/W
DFN8-3x3	70	°C/W
DFN10-3x3	70	°C/W
TSSOP20	100	°C/W
QFN24-4x4	42	°C/W

6.4 推荐工作条件

参数	符号	最小值	最大值	单位
高侧浮动绝对电压	HB	HS+10	HS+20	V
静态高侧浮动偏移电压	HS	-5	600	V
低侧供电电压	VDD	10	20	V
环境温度	T _A	-40	125	°C

注 1: 在某些应用中, 电阻和电感可能导致HS节点瞬间超过规定的电压。如果HS上出现负瞬态, HS电压绝不能大于VDD - 20V。例如VDD = 15V, 则HS处的负瞬态不能超过- 5V。

6.5 静态电气参数 ($T_A = 25^\circ\text{C}$, $V_{DD} = H_B = 15\text{ V}$, $H_S = V_{SS} = 0\text{ V}$, LO 或 HO 无负载)

参数	符号	测试条件	最小值	典型值	最大值	单位
电源电流						
VDD 静态电流	I_{QDD}	$H_I = L_I = 0\text{ V}$	--	70	150	μA
VDD 工作电流	I_{PDD}	500kHz, 无负载	--	--	1.0	mA
H _B 静态电流	I_{QHB}	$H_I = L_I = 0\text{ V}$	--	40	80	μA
H _B 工作电流	I_{PHB}	500kHz, 无负载	--	--	1.0	mA
悬浮电源漏电流	I_{LK}	$H_B = H_S = 600\text{ V}$	--	0.1	5.0	μA
输入 IN						
高电平输入阈值电压	V_{IH}		--	2.2	2.7	V
低电平输入阈值电压	V_{IL}		0.8	1.3	--	V
IN 高电平输入偏置电流	I_{IN+}	$V_{IN} = 5\text{ V}$	10	20	35	μA
IN 低电平输入偏置电流	I_{IN-}	$V_{IN} = 0\text{ V}$	--	--	5.0	μA
IN 输入下拉电阻	R_{IN}		--	250	--	k Ω
UVLO						
VDD 欠压保护开启电压	V_{DDUV+}		7.9	8.9	9.7	V
VDD 欠压保护关断电压	V_{DDUV-}		7.4	8.2	9.0	V
VDD 欠压保护迟滞电压	V_{DDUVH}		0.1	0.7	--	V
H _B 欠压保护开启电压	H_{BUV+}		7.9	8.9	9.7	V
H _B 欠压保护关断电压	H_{BUV-}		7.4	8.2	9.0	V
H _B 欠压保护迟滞电压	H_{BUVH}		0.1	0.7	--	V
高端输出						
高电平输出电压	V_{OHH}	$I_O = -10\text{ mA}$	--	0.2	0.4	V
低电平输出电压	V_{OLH}	$I_O = 10\text{ mA}$	--	0.06	0.12	V
高电平输出短路脉冲电流	I_{OHH}	$V_O = 0\text{ V}$, $PW \leq 10\mu\text{s}$	--	0.3	--	A
低电平输出短路脉冲电流	I_{OLH}	$V_O = 15\text{ V}$, $PW \leq 10\mu\text{s}$	--	0.6	--	A
低端输出						
高电平输出电压	V_{OHL}	$I_O = -10\text{ mA}$	--	0.2	0.4	V
低电平输出电压	V_{OLL}	$I_O = 10\text{ mA}$	--	0.06	0.12	V
高电平输出短路脉冲电流	I_{OHL}	$V_O = 0\text{ V}$, $PW \leq 10\mu\text{s}$	--	0.3	--	A
低电平输出短路脉冲电流	I_{OLL}	$V_O = 15\text{ V}$, $PW \leq 10\mu\text{s}$	--	0.6	--	A

6.6 动态电气参数（除非特别注明，否则 $T_A = 25^\circ\text{C}$, $V_{DD} = V_{HB} = 15\text{V}$, $V_{HS} = V_{SS}$ ）

参数	符号	测试条件	最小值	典型值	最大值	单位
上升沿传输时间	t_{PDLH}	LI to LO, HI to HO	--	110	250	ns
下降沿传输时间	t_{PDHL}	LI to LO, HI to HO,	--	110	250	ns
死区时间	DT	HO to LO, LO to HO	--	500	--	ns
死区时间匹配	MDT		--	--	50	ns
输出上升时间	t_{RISE}	$CL = 1000\text{ pF}$	--	80	160	ns
输出下降时间	t_{FALL}	$CL = 1000\text{ pF}$	--	40	80	ns
最小输入脉冲宽度	t_{PW}		100	--	--	ns

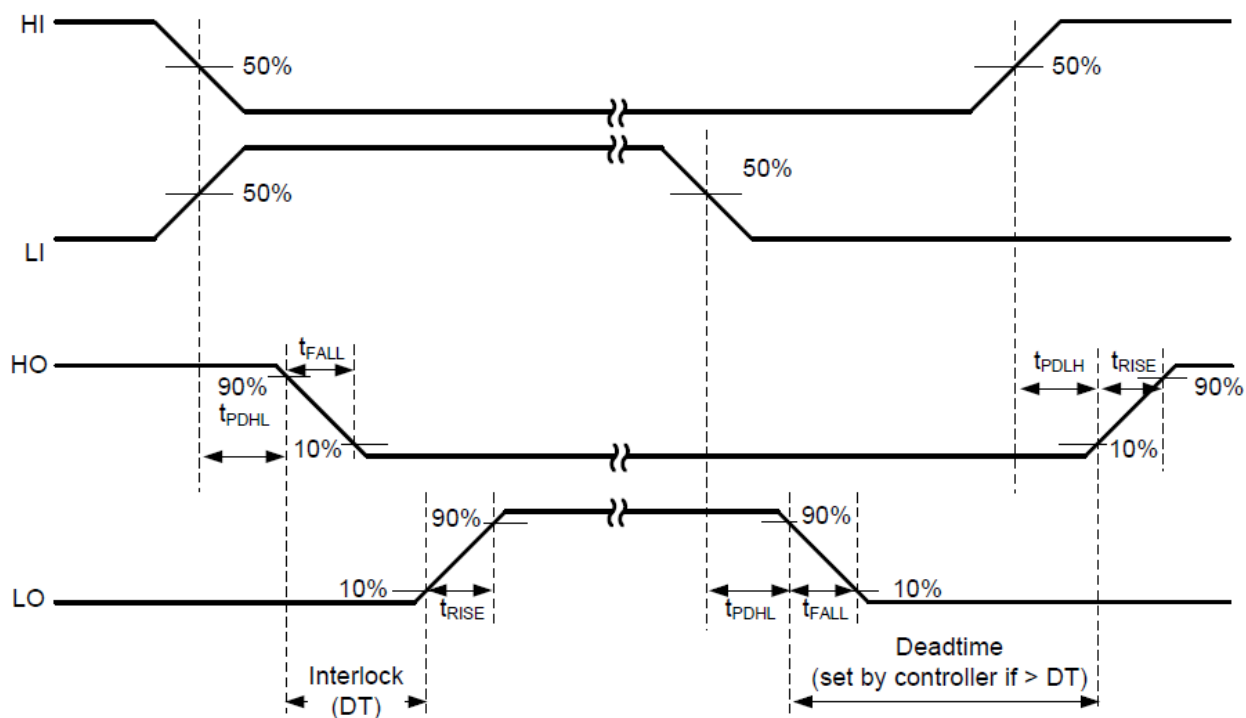


Figure 1. Typical Test Timing Diagram

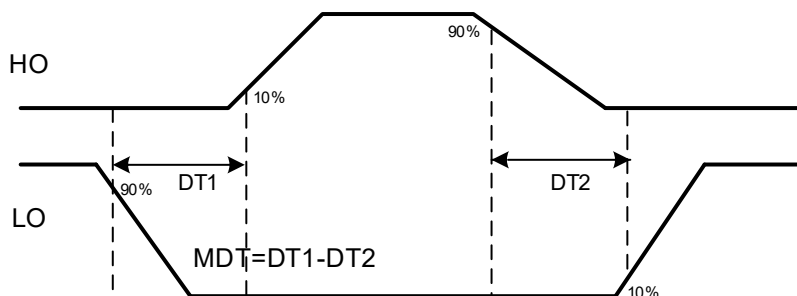


Figure 2. Dead-time matching

7 功能与应用

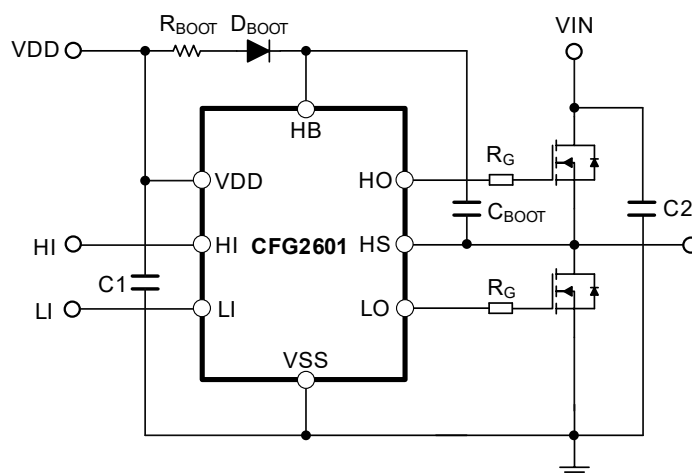
7.1 芯片描述

CFG2601是一款高可靠性的半桥栅极驱动器，浮动高侧驱动器能够在高达 600V 的电压下工作。HO与输入HI同相，LO与输入LI同相；内置输入滤波防止输入噪声干扰。VDD/HB具备欠压锁定保护电路，该电路可实时监测电源电压，直到有足够的电源电压用来打开外部MOSFET。同时，该器件还具备输入直通防止功能，当输入同时为高时，输出关闭，防止功率管发生直通，有效保护后级功率器件。

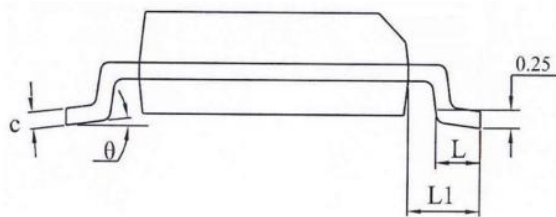
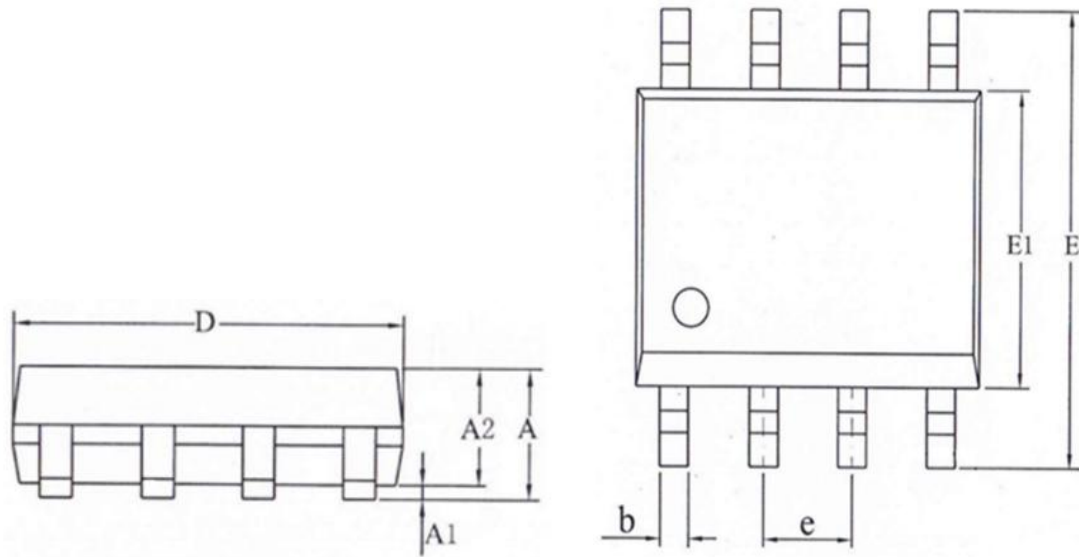
7.2 真值表

LI Pin	HI Pin	LO Pin	HO Pin
L	L	L	L
H	L	H	L
L	H	L	H
H	H	L	L

7.3 典型应用电路



8 封装尺寸



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	1.5	-	1.7
A1	0.1	-	0.25
A2	1.3	1.4	1.5
b	0.33	0.4	0.47
c	0.2	-	0.25
D	4.7	4.9	5.1
E	5.9	6	6.1
E1	3.8	3.9	4
e	1.27 (BSC)		
L	0.55	0.6	0.75
L1	1.05 (BSC)		
θ	0°	4°	8°

9 订货信息

Order Part No.	Package	QTY
CFG2601S	SOIC8, Pb-Free	3000/Reel